



Joaquín Gracia Morán

Generado desde: Universitat Politècnica de València

Fecha del documento: 17/05/2024

v 1.4.0

28897faeda0e055ca6a77a7cd8447b87

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>

**C****V****n**

CURRÍCULUM VÍTAE NORMALIZADO

28897faeda0e055ca6a77a7cd8447b87

Joaquín Gracia Morán

Apellidos:

Gracia Morán

Nombre:

Joaquín



Actividad docente

Formación académica impartida

- 1** **Tipo de docencia:** Docencia no oficial
Nombre de la asignatura/curso: SEGURIDAD EN REDES LOCALES
Fecha de finalización: 24/01/2018 **Tipo de horas/créditos ECTS:** Horas
Nº de horas/créditos ECTS: 4
Entidad de realización: Universitat Politècnica de València
- 2** **Tipo de docencia:** Docencia no oficial
Nombre de la asignatura/curso: SEGURIDAD DE INFRAESTRUCTURAS CRÍTICAS HW
Fecha de finalización: 30/06/2017 **Tipo de horas/créditos ECTS:** Horas
Nº de horas/créditos ECTS: 15
Entidad de realización: Universitat Politècnica de València
- 3** **Tipo de docencia:** Docencia no oficial
Nombre de la asignatura/curso: INTRODUCCIÓN A LA PROGRAMACIÓN EN IOS
Fecha de finalización: 20/06/2014 **Tipo de horas/créditos ECTS:** Horas
Nº de horas/créditos ECTS: 10
Entidad de realización: Escuela Técnica Superior de Ingeniería Informática (ETSINF)
- 4** **Tipo de docencia:** Docencia no oficial
Nombre de la asignatura/curso: Introducción a la Programación en iOS
Fecha de finalización: 21/06/2013 **Tipo de horas/créditos ECTS:** Horas
Nº de horas/créditos ECTS: 12
Entidad de realización: Escuela Técnica Superior de Ingeniería Informática (ETSINF)
- 5** **Tipo de docencia:** Docencia no oficial
Nombre de la asignatura/curso: Programación en iOS
Fecha de finalización: 26/01/2013 **Tipo de horas/créditos ECTS:** Horas
Nº de horas/créditos ECTS: 16,66
Entidad de realización: Escuela Técnica Superior de Ingeniería Informática (ETSINF)
- 6** **Tipo de docencia:** Docencia no oficial
Nombre de la asignatura/curso: Experiencias en Innovación Docente
Fecha de finalización: 18/07/2007 **Tipo de horas/créditos ECTS:** Horas
Nº de horas/créditos ECTS: 4
Entidad de realización: Instituto de Ciencias de la Educación
- 7** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fiabilidad en Sistemas Empotrados
Curso que se imparte: 2023
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universidad del País Vasco - Euskal Herriko Unibertsitatea



- 8** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Impresión 3D
Titulación universitaria: Grado en Diseño y Tecnologías Creativas
Curso que se imparte: 2023
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universitat Politècnica de València
- 9** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2023
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,3
Entidad de realización: Universitat Politècnica de València
- 10** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fiabilidad en Sistemas Empotrados
Curso que se imparte: 2022
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universidad del País Vasco - Euskal Herriko Unibertsitatea
- 11** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Impresión 3D y fabricación digital
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2022
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,9
Entidad de realización: Universitat Politècnica de València
- 12** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2022
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,3
Entidad de realización: Universitat Politècnica de València
- 13** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial para nivelación
Titulación universitaria: Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. de Organización Industrial); Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. Mecánica)
Curso que se imparte: 2022
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 0,6
Entidad de realización: Universitat Politècnica de València
- 14** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Fiabilidad en Sistemas Empotrados
Curso que se imparte: 2021



Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universidad del País Vasco - Euskal Herriko Unibertsitatea

15 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Internet y servicios en red

Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales

Curso que se imparte: 2021

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3,6

Entidad de realización: Universitat Politècnica de València

16 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnología informática industrial

Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales; Máster Universitario en Ingeniería Industrial

Curso que se imparte: 2021

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 4,5

Entidad de realización: Universitat Politècnica de València

17 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fiabilidad en Sistemas Empotrados

Curso que se imparte: 2020

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universidad País Vasco

18 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Internet y servicios en red

Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales

Curso que se imparte: 2020

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3,6

Entidad de realización: Universitat Politècnica de València

19 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables

Titulación universitaria: Máster Universitario en Computación en la Nube y de Altas Prestaciones / Cloud and High-Performance Computing; Máster Universitario en Ingeniería de Computadores y Redes

Curso que se imparte: 2020

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 1,5

Entidad de realización: Universitat Politècnica de València

20 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnología informática industrial

Titulación universitaria: Grado en Ingeniería en Diseño Industrial y Desarrollo de Productos; Grado en Ingeniería en Tecnologías Industriales

Curso que se imparte: 2020

Tipo de horas/créditos ECTS: Créditos



Nº de horas/créditos ECTS: 6,3

Entidad de realización: Universitat Politècnica de València

21 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fiabilidad en Sistemas Empotrados

Curso que se imparte: 2019

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

22 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Internet y servicios en red

Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales

Curso que se imparte: 2019

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3,6

Entidad de realización: Universitat Politècnica de València

23 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables

Titulación universitaria: Máster Universitario en Ingeniería de Computadores y Redes

Curso que se imparte: 2019

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 1,5

Entidad de realización: Universitat Politècnica de València

24 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnología informática industrial

Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales

Curso que se imparte: 2019

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6,3

Entidad de realización: Universitat Politècnica de València

25 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Internet y servicios en red

Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales

Curso que se imparte: 2018

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 4,95

Entidad de realización: Universitat Politècnica de València

26 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables

Titulación universitaria: Máster Universitario en Ingeniería de Computadores y Redes; Máster Universitario en Ingeniería Industrial

Curso que se imparte: 2018

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universitat Politècnica de València



- 27** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2018
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,93
Entidad de realización: Universitat Politècnica de València
- 28** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial para nivelación
Titulación universitaria: Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. de la Energía)
Curso que se imparte: 2018
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,3
Entidad de realización: Universitat Politècnica de València
- 29** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Internet y servicios en red
Titulación universitaria: Grado en Fundamentos de la Arquitectura; Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2017
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,96
Entidad de realización: Universitat Politècnica de València
- 30** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables
Titulación universitaria: Máster Universitario en Ingeniería de Computadores y Redes
Curso que se imparte: 2017
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universitat Politècnica de València
- 31** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2017
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5,94
Entidad de realización: Universitat Politècnica de València
- 32** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial para nivelación
Titulación universitaria: Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. de la Energía)
Curso que se imparte: 2017
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,3
Entidad de realización: Universitat Politècnica de València



- 33** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Internet y servicios en red
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,96
Entidad de realización: Universitat Politècnica de València
- 34** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables
Titulación universitaria: Máster Universitario en Ingeniería de Computadores y Redes
Curso que se imparte: 2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2,5
Entidad de realización: Universitat Politècnica de València
- 35** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,92
Entidad de realización: Universitat Politècnica de València
- 36** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial para nivelación
Titulación universitaria: Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. de la Energía);
Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. Mecánica)
Curso que se imparte: 2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,6
Entidad de realización: Universitat Politècnica de València
- 37** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Internet y servicios en red
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,96
Entidad de realización: Universitat Politècnica de València
- 38** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables
Titulación universitaria: Máster Universitario en Ingeniería de Computadores y Redes
Curso que se imparte: 2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universitat Politècnica de València



- 39** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5,94
Entidad de realización: Universitat Politècnica de València
- 40** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial para nivelación
Titulación universitaria: Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. de la Energía);
Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. Mecánica)
Curso que se imparte: 2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,3
Entidad de realización: Universitat Politècnica de València
- 41** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Internet y servicios en red
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2014
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2,48
Entidad de realización: Universitat Politècnica de València
- 42** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Sistemas Informáticos en Red Seguros y Confiables
Titulación universitaria: Máster Universitario en Ingeniería de Computadores y Redes
Curso que se imparte: 2014
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universitat Politècnica de València
- 43** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales
Curso que se imparte: 2014
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5,94
Entidad de realización: Universitat Politècnica de València
- 44** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial para nivelación
Titulación universitaria: Máster Universitario en Ingeniería Industrial (Acceso desde Grado I. Mecánica)
Curso que se imparte: 2014
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 8,1
Entidad de realización: Universitat Politècnica de València



- 45** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: CONFIABILIDAD Y SEGURIDAD EN REDES DE COMPUTADORES
Titulación universitaria: Máster Universitario en Ingeniería de Computadores; Programa de Doctorado en Informática
Curso que se imparte: 2013
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universitat Politècnica de València
- 46** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: DESARROLLO DE APLICACIONES BASADAS EN DISPOSITIVOS MÓVILES
Titulación universitaria: Grado en Ingeniería Informática; I. Geodesia y Cartografía (2º ciclo); I. Industrial; I. Informático; I.T. Informática de Gestión; I.T. Informática de Sistemas
Curso que se imparte: 2013
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 9
Entidad de realización: Universitat Politècnica de València
- 47** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Internet y servicios en red
Titulación universitaria: Grado en Ingeniería en Tecnologías Industriales; I. Industrial
Curso que se imparte: 2013
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,96
Entidad de realización: Universitat Politècnica de València
- 48** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología Informática Industrial
Titulación universitaria: Grado en Ingeniería de Organización Industrial
Curso que se imparte: 2013
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 0,6
Entidad de realización: Universitat Politècnica de València
- 49** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología informática industrial
Curso que se imparte: 2013
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2,97
Entidad de realización: Universitat Politècnica de València
- 50** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: CONFIABILIDAD Y SEGURIDAD EN REDES DE COMPUTADORES
Titulación universitaria: Máster Universitario en Ingeniería de Computadores; Máster Universitario en Ingeniería del Software, Métodos Formales y Sistemas de Información
Curso que se imparte: 2012
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 1,5
Entidad de realización: Universitat Politècnica de València



- 51** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2012
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,8
Entidad de realización: Universitat Politècnica de València
- 52** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: SISTEMAS INFORMÁTICOS A TIEMPO REAL
Curso que se imparte: 2012
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 0,7
Entidad de realización: Universitat Politècnica de València
- 53** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: SISTEMAS INFORMÁTICOS DE TIEMPO REAL
Titulación universitaria: I. Industrial; Ing. Industrial (Desde ITI Electro.Ind.); Máster Universitario en Automática e Informática Industrial
Curso que se imparte: 2012
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 4,2
Entidad de realización: Universitat Politècnica de València
- 54** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: CONFIABILIDAD Y SEGURIDAD EN REDES DE COMPUTADORES
Titulación universitaria: Máster Universitario en Ingeniería de Computadores
Curso que se imparte: 2011
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 1,5
Entidad de realización: Universitat Politècnica de València
- 55** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES
Titulación universitaria: I. Informático
Curso que se imparte: 2011
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 10,5
Entidad de realización: Universitat Politècnica de València
- 56** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Titulación universitaria: I. Automática y Electrónica Industrial (2º ciclo); I. Industrial; Ing. Industrial (Desde ITI Electricidad); Ing. Industrial (Desde ITI Mecánica); Ing. Industrial (Desde ITI Química)
Curso que se imparte: 2011
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2,6
Entidad de realización: Universitat Politècnica de València



- 57** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: CONFIABILIDAD Y SEGURIDAD EN REDES DE COMPUTADORES
Titulación universitaria: Máster Universitario en Ingeniería de Computadores; PROGRAMA DE DOCTORADO EN INFORMÁTICA
Curso que se imparte: 2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universitat Politècnica de València
- 58** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES
Titulación universitaria: I. Informático
Curso que se imparte: 2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,5
Entidad de realización: Universitat Politècnica de València
- 59** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2,6
Entidad de realización: Universitat Politècnica de València
- 60** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Tecnología de computadores
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: 2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,3
Entidad de realización: Universitat Politècnica de València
- 61** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: AMPLIACIÓN DE TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2009
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universitat Politècnica de València
- 62** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: CONFIABILIDAD Y SEGURIDAD EN REDES DE COMPUTADORES
Titulación universitaria: Máster Universitario en Computación Paralela y Distribuida; Máster Universitario en Ingeniería de Computadores
Curso que se imparte: 2009
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 1
Entidad de realización: Universitat Politècnica de València
- 63** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES
Curso que se imparte: 2009



Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,5
Entidad de realización: Universitat Politècnica de València

64 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2009
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,8
Entidad de realización: Universitat Politècnica de València

65 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: AMPLIACIÓN DE TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2008
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 4,5
Entidad de realización: Universitat Politècnica de València

66 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES
Curso que se imparte: 2008
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,5
Entidad de realización: Universitat Politècnica de València

67 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2008
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,8
Entidad de realización: Universitat Politècnica de València

68 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: AMPLIACIÓN DE TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2007
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,5
Entidad de realización: Universitat Politècnica de València

69 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES
Curso que se imparte: 2007
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,5
Entidad de realización: Universitat Politècnica de València

70 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2007
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6,6



Entidad de realización: Universitat Politècnica de València

71 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: AMPLIACIÓN DE TECNOLOGÍA DE COMPUTADORES

Curso que se imparte: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universitat Politècnica de València

72 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES

Curso que se imparte: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3

Entidad de realización: Universitat Politècnica de València

73 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES

Curso que se imparte: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 7,5

Entidad de realización: Universitat Politècnica de València

74 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL

Curso que se imparte: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 5,4

Entidad de realización: Universitat Politècnica de València

75 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: AMPLIACIÓN DE TECNOLOGÍA DE COMPUTADORES

Curso que se imparte: 2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 9

Entidad de realización: Universitat Politècnica de València

76 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES

Curso que se imparte: 2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3

Entidad de realización: Universitat Politècnica de València

77 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES

Titulación universitaria: I. Informático

Curso que se imparte: 2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 4,5

Entidad de realización: Universitat Politècnica de València



- 78** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2005
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5,2
Entidad de realización: Universitat Politècnica de València
- 79** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: AMPLIACIÓN DE TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2004
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 9
Entidad de realización: Universitat Politècnica de València
- 80** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2004
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universitat Politècnica de València
- 81** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: FUNDAMENTOS DE REDES DE COMPUTADORES
Curso que se imparte: 2004
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 4,5
Entidad de realización: Universitat Politècnica de València
- 82** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: INFORMATIZACION INDUSTRIAL
Curso que se imparte: 2004
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 5,2
Entidad de realización: Universitat Politècnica de València
- 83** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: DISEÑO LÓGICO
Curso que se imparte: 2003
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 1,5
Entidad de realización: Universitat Politècnica de València
- 84** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2003
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universitat Politècnica de València



- 85** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: REDES DE COMPUTADORES (I)
Curso que se imparte: 2003
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universitat Politècnica de València
- 86** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: DISEÑO LÓGICO
Curso que se imparte: 2002
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 4,5
Entidad de realización: Universitat Politècnica de València
- 87** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES
Curso que se imparte: 2002
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universitat Politècnica de València
- 88** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: PERIFÉRICOS E INTERFACES INDUSTRIALES
Curso que se imparte: 2002
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,75
Entidad de realización: Universitat Politècnica de València
- 89** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: DISEÑO DE SISTEMAS BASADOS EN MICROPROCESADORES
Curso que se imparte: 2001
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 1
Entidad de realización: Universitat Politècnica de València
- 90** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Diseño de Sistemas Basados en Microprocesadores
Curso que se imparte: 2001
- 91** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: LABORATORIO DE REDES
Curso que se imparte: 2001
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universitat Politècnica de València
- 92** Tipo de docencia: Docencia oficial
Nombre de la asignatura/curso: Laboratorio de Redes
Curso que se imparte: 2001



93 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: PERIFÉRICOS E INTERFACES INDUSTRIALES
Curso que se imparte: 2001
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3
Entidad de realización: Universitat Politècnica de València

94 **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Perifericos e Interfases Industriales
Curso que se imparte: 2001

Dirección de tesis doctorales y/o proyectos fin de carrera

- 1** **Título del trabajo:** Diseño de una nueva aplicación de gestión de Peticiones de Servicio desarrollada en Microsoft PowerApps para reemplazar a la actual basada en Microsoft Access para el departamento de Ingeniería de Planta en Ford Valencia
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: BARRASA TORRES, ADRIAN
Fecha de defensa: 13/09/2023
- 2** **Título del trabajo:** Diseño e impresión 3D de un modelo de dron para competición
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: ZANON SAIZ, RAUL
Fecha de defensa: 11/09/2023
- 3** **Título del trabajo:** Desarrollo de un simulador de un cockpit de coche de carreras basado en Arduino
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: LARREY LLORENTE, JOSE MIGUEL
Fecha de defensa: 11/07/2023
- 4** **Título del trabajo:** Comunicación tolerante a fallos entre vehículos autónomos no tripulados
Tipo de proyecto: Trabajo Fin de Máster
Entidad de realización: Universitat Politècnica de València
Alumno/a: VICENTE GARCIA, ADRIAN
Fecha de defensa: 11/07/2023
- 5** **Título del trabajo:** Implementación en una raspberry pi de una red neuronal convolucional con propiedades de tolerancia a fallos
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: BAZAN ANDRIA, JULIAN
Fecha de defensa: 13/09/2022
- 6** **Título del trabajo:** Modelado mediante impresión 3D de un prototipo a escala de un androide guiado por visión artificial para pruebas de laboratorio
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València



Alumno/a: PATIÑO HERRAIZ, CRISTINA
Fecha de defensa: 09/09/2022

- 7 Título del trabajo:** Design and implementation of a remote controlled excavator using a microcontroller and 3D printing
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: LOMM HEDVOLD, HAMPUS
Fecha de defensa: 18/07/2022
- 8 Título del trabajo:** Desarrollo de un prototipo a escala de un robot humanoide para pruebas de laboratorio mediante impresión 3D
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: KOTEI ZURIAGA, BENSON ALEJANDRO
Fecha de defensa: 12/07/2022
- 9 Título del trabajo:** Modelado por impresión 3D de un prototipo de vehículo a escala conducido por Raspberry Pi
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: BETETA GINTNER, ANDRES
Fecha de defensa: 07/09/2021
- 10 Título del trabajo:** Desarrollo de un prototipo a escala de un vehículo para pruebas de laboratorio mediante impresión 3D
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: GARCIA ARMERO, RUBEN
Fecha de defensa: 07/09/2021
- 11 Título del trabajo:** Generación automática de códigos de corrección de errores en VHDL a partir de su matriz de paridad H
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: MORILLA RODRIGUEZ, CRISTINA
Fecha de defensa: 19/07/2021
- 12 Título del trabajo:** Diseño e implementación mediante aplicaciones CAD e impresión 3D de un coche a escala guiado por Arduino
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: LAZARO TARAZON, JORGE
Fecha de defensa: 13/07/2021
- 13 Título del trabajo:** Proyecto de prototipo a escala de un robot humanoide mediante impresión 3D dirigido por control remoto y alimentado por placas solares
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: JUAN MORALES, MARINA
Fecha de defensa: 07/07/2021



- 14 Título del trabajo:** Desarrollo mediante impresión 3D de un prototipo a escala de un vehículo dirigido por control remoto y alimentado por placas solares
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: LUNA SANTOS, VICTOR
Fecha de defensa: 07/07/2021
- 15 Título del trabajo:** Desarrollo e implementación de un sistema empotrado tolerante a fallos para el control de condiciones meteorológicas
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: MARTIN TABARES, PABLO
Fecha de defensa: 31/03/2021
- 16 Título del trabajo:** Diseño y desarrollo de un sistema de medición de la temperatura y humedad de una sala
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: RUBIO CUENCA, ANGELES
Fecha de defensa: 24/02/2021
- 17 Título del trabajo:** Desarrollo e implementación de un sistema empotrado con propiedades de tolerancia a fallos para sistemas de confort de vehículos autónomos
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: MARTINEZ RUIZ, CARMELO
Fecha de defensa: 09/09/2020
- 18 Título del trabajo:** DISEÑO E IMPLEMENTACIÓN DE UN SISTEMA DE SEGUIMIENTO DE UN ROBOT MÓVIL
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: AMADOR LABRADOR, PABLO
Fecha de defensa: 11/07/2019
- 19 Título del trabajo:** Análisis de la viabilidad de una startup de formación y divulgación basada en Blockchain
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: NALDA RIVERA, ENRIQUE DE
Fecha de defensa: 28/09/2018
- 20 Título del trabajo:** Desarrollo de una herramienta para la visualización y configuración de maquinaria agrícola
Tipo de proyecto: Trabajo Fin de Máster
Entidad de realización: Universitat Politècnica de València
Alumno/a: ORTIZ PEÑA, LORENZO
Fecha de defensa: 26/09/2018
- 21 Título del trabajo:** Diseño de un sistema de guiado de un robot móvil basado en Arduino
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: LARA ERAZO, BRANDON ANDRES
Fecha de defensa: 21/09/2018



- 22** **Título del trabajo:** Diseño e implementación de una aplicación web para clientes, proveedores y empleados
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: MARTINEZ PERELLO, JUAN
Fecha de defensa: 30/09/2017
- 23** **Título del trabajo:** Desarrollo de control mediante dispositivo móvil de un sistema domótico
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: MARTINEZ MARTINEZ, BORJA
Fecha de defensa: 13/07/2017
- 24** **Título del trabajo:** Optimización de un sistema para la disseminación de modelos PLM en una empresa de desarrollo de vehículos ferroviarios
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: LAZARO MIGUEL-SIN, ISABEL
Fecha de defensa: 13/07/2017
- 25** **Título del trabajo:** Diseño de un sistema de guiado de un robot móvil mediante visión artificial con capacidad de tolerancia a fallos
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: MOMPO ALEPUZ, ADRIA
Fecha de defensa: 10/07/2017
- 26** **Título del trabajo:** Desarrollo de una guía para la implementación de aplicaciones basadas en NFC
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: ALBIÑANA MARTINEZ, ANTONIO
Fecha de defensa: 01/12/2016
- 27** **Título del trabajo:** Desarrollo de un prototipo de vehículo autónomo semi-inteligente basado en Arduino
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: NAVARRO COSME, TOMAS
Fecha de defensa: 30/09/2016
- 28** **Título del trabajo:** Fallos intermitentes: análisis de causas y efectos, nuevos modelos de fallos y técnicas de mitigación.
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Saiz Adalid, Luis José
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 18/12/2015
Mención de calidad: No
- 29** **Título del trabajo:** DISEÑO E INTEGRACIÓN DE UN SISTEMA DE PREVENCIÓN DE ERRORES EN EL CLIPADO DE CONECTORES MEDIANTE SENSORIZACIÓN ULTRASÓNICA Y ALGORITMOS DE APRENDIZAJE AUTOMÁTICO
Tipo de proyecto: Trabajo Fin de Grado



Entidad de realización: Universitat Politècnica de València

Alumno/a: VENDRELL TORNERO, DAVID

Fecha de defensa: 25/09/2015

30 Título del trabajo: APLICACIÓN TURÍSTICA PARA IPHONE

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universitat Politècnica de València

Alumno/a: SOLOMASHENKO, DMYTRO

Fecha de defensa: 30/09/2014

31 Título del trabajo: DEFINICIÓN DE UNA METODOLOGÍA LIGERA PARA LA EVALUACIÓN, IMPLANTACIÓN Y GESTIÓN DE LA SEGURIDAD EN SISTEMAS INFORMÁTICOS

Tipo de proyecto: Trabajo Fin de Máster

Entidad de realización: Universitat Politècnica de València

Alumno/a: MATEU SANCHEZ, FRANCISCO MANUEL

Fecha de defensa: 12/09/2014

32 Título del trabajo: GESTIÓN DE AGENDA DE SERVICIOS PROFESIONALES MEDIANTE UNA APP PARA IPHONE

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universitat Politècnica de València

Alumno/a: SANCHO MONRABAL, JOSE

Fecha de defensa: 09/09/2014

33 Título del trabajo: LECTOR DE NOTICIAS DE PRENSA PARA DISPOSITIVOS MÓVILES

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universitat Politècnica de València

Alumno/a: CABANES MEDINA, MIGUEL

Fecha de defensa: 23/07/2014

34 Título del trabajo: APLICACIÓN GRÁFICA PARA DISPOSITIVOS IOS PARA CREACIÓN/EDICIÓN PATCHES DEL LENGUAJE DE PROGRAMACIÓN ORIENTADO A FLUJO "PURE DATA"

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universitat Politècnica de València

Alumno/a: DIAZ BARRON, PABLO

Fecha de defensa: 28/09/2012

35 Título del trabajo: ANÁLISIS DE TRÁFICO DNS MEDIANTE HERRAMIENTA VISUAL

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universitat Politècnica de València

Alumno/a: PASCUAL LLOP, JORGE MANUEL

Fecha de defensa: 28/09/2012

36 Título del trabajo: INFRAESTRUCTURA DE CONTROL DEL ALQUILER DE BICICLETAS MEDIANTE DISPOSITIVOS MÓVILES

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universitat Politècnica de València

Alumno/a: ALBIÑANA MARTINEZ, ANTONIO

Fecha de defensa: 26/09/2012



- 37 Título del trabajo:** ANÁLISIS DE TRÁFICO DNS UTILIZANDO LA WEB
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: RODRIGUEZ DE LA TORRE, JOSE IGNACIO
Fecha de defensa: 29/07/2011
- 38 Título del trabajo:** ANÁLISIS DE NUEVOS MODELOS DE FALLOS INTERMITENTES PARA NUEVAS TECNOLOGÍAS
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universitat Politècnica de València
Alumno/a: SAIZ ADALID, LUIS JOSE
Calificación obtenida: 10.0
Fecha de defensa: 28/07/2010
- 39 Título del trabajo:** IMPLEMENTACIÓN DE UN EDITOR GRÁFICO PARA LA REPRESENTACIÓN DE DISEÑOS EN VHDL
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universitat Politècnica de València
Alumno/a: PONCE SEGURA, DAVID
Fecha de defensa: 08/09/2004

Publicaciones docentes o de carácter pedagógico, libros, artículos, etc.

- 1** Joaquín Gracia Morán; Lenin Guillermo Lemus Zúñiga. Una experiencia práctica para el acercamiento de alumnos del Grado en Ingeniería en Tecnologías Industriales a las TIC. Revista de Formación e Innovación Educativa Universitaria (REFIEDU). 8, pp. 73 - 83. 2015. ISSN 1989-0257
Tipo de soporte: Artículo/s
- 2** Joaquín Gracia Morán; Juan Carlos Ruiz García; David De Andrés Martínez; Pedro Joaquín Gil Vicente; Juan Carlos Baraza Calvo. Formación on-line para profesionales en el campo de la Seguridad y la Inocuidad Informática a través de Competencias y Aprendizaje Basado en el Trabajo. Revista de Formación e Innovación Educativa Universitaria (REFIEDU). 7, pp. 143 - 154. 2014. ISSN 1989-0257
Tipo de soporte: Artículo/s
- 3** Joaquín Gracia Morán; María Ángeles Pinar Sepúlveda. Un caso práctico de evaluación de Competencias Lingüísticas en Informática. Revista de Formación e Innovación Educativa Universitaria (REFIEDU). 5, pp. 99 - 111. 2012. ISSN 1989-0257
Tipo de soporte: Artículo/s
- 4** Joaquín Gracia Morán. Descripción de una experiencia para el desarrollo de las exposiciones orales en Informática. Revista de Formación e Innovación Educativa Universitaria (REFIEDU). 4, pp. 115 - 125. 2011. ISSN 1989-0257
Tipo de soporte: Artículo/s
- 5** Joaquín Gracia Morán; María Ángeles Pinar Sepúlveda. Una experiencia práctica de evaluación por competencias mediante el uso del portafolio del estudiante y su impacto temporal. Revista de Formación e Innovación Educativa Universitaria (REFIEDU). 2, pp. 210 - 220. 2009. ISSN 1989-0257
Tipo de soporte: Artículo/s



Participación en proyectos de innovación docente

- 1 Título del proyecto:** RISKY: e-Learning Platform for information Security/Safety by constant return of experience/testimony (PIEX/17)
Fecha de inicio-fin: 01/09/2012 - 31/08/2013
- 2 Título del proyecto:** Participación en Proyectos de Innovación Docente (PACE)
- 3 Título del proyecto:** Grupo de Innovación Docente UPV

Participación en congresos con ponencias orientadas a la formación docente

- 1 Nombre del evento:** Jornadas de Innovación Educativa y Docencia en Red (IN-RED 2014)
Ciudad de celebración: Valencia, España,
Fecha de presentación: 16/07/2014
Experiencia en el uso de las TICs por parte de los alumnos de Ingeniería Industrial. pp. 1242 - 1249. Editorial Universitat Politècnica de València, ISSN 9788490482711
- 2 Nombre del evento:** 41st SEFI Annual Conference 2013. Engineering Education Fast Forward 1973-2013
Ciudad de celebración: Lovaina, Bélgica,
Fecha de presentación: 20/09/2013
Online Vocational Training for Safety and Security through Competence- and Work-Based Learning. pp. 1 - 8. Société Européenne pour la Formation des Ingénieurs (SEFI), ISSN 978-2-87352-004-5
- 3 Nombre del evento:** XXI Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas (CUIEET)
Ciudad de celebración: Valencia,
Fecha de presentación: 12/07/2013
Fomentar la habilidad para hablar en público y el aprendizaje entre iguales en enseñanzas técnicas. pp. 69 - 80. Escuela Técnica Superior de Ingeniería del Diseño, UPV, ISSN 978-84-608-1217-3
- 4 Nombre del evento:** XXI Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas (CUIEET)
Ciudad de celebración: Valencia,
Fecha de presentación: 12/07/2013
Towards the Definition of an Effective Vocational Training Approach in the Domain of Safety and Security. pp. 671 - 682. Escuela Técnica Superior de Ingeniería del Diseño, UPV, ISSN 978-84-608-1217-3
- 5 Nombre del evento:** Jornadas de Innovación Educativa 2012
Ciudad de celebración: Valencia,
Fecha de presentación: 13/07/2012
Evaluación de competencias genéricas en Informática: la Competencia Oral. pp. 288 - 290. Universidad Politécnica de Valencia, ISSN 978-84-8363-926-9
- 6 Nombre del evento:** Jornadas de Innovación Educativa 2012
Ciudad de celebración: Valencia,
Fecha de presentación: 13/07/2012



RISKY: a Dynamic Vocational Training System for Safety and Security. pp. 327 - 331. Universidad Politécnica de Valencia, ISSN 978-84-8363-926-9

- 7** **Nombre del evento:** IV JORNADA DE INNOVACIÓN DOCENTE (JIDINF'11)
Ciudad de celebración: ETS Ingeniería Informática,
Fecha de presentación: 25/11/2011
Tecnología de Computadores. Primer año de implantación en el grado de Ingeniería de Informática. pp. 9 - 9. UNIVERSIDAD POLITÉCNICA DE VALENCIA, ISSN 978-84-8363-820-0
- 8** **Nombre del evento:** Jornada de Innovación Docente ICE-UPV 2011
Ciudad de celebración: Valencia, España,
Fecha de presentación: 15/07/2011
Evaluación de Competencias Lingüísticas en una asignatura de Informática. pp. 1 - 4. ISSN 978-84-8363-763-0
- 9** **Nombre del evento:** Jornada de Innovación Docente ICE-UPV 2011
Ciudad de celebración: Valencia, España,
Fecha de presentación: 15/07/2011
Un caso práctico de evaluación continua en una asignatura de Máster. pp. 1 - 4. ISSN 978-84-8363-763-0
- 10** **Nombre del evento:** Jornadas de Innovación Educativa 2011
Ciudad de celebración: Valencia,
Fecha de presentación: 15/07/2011
Evaluación de Competencias Lingüísticas en una asignatura de Informática. pp. 1 - 4. UPV, ISSN 978-84-8363-763-0
- 11** **Nombre del evento:** Jornadas de Innovación Educativa 2011
Ciudad de celebración: Valencia,
Fecha de presentación: 15/07/2011
Un caso práctico de evaluación continua en una asignatura de Máster. pp. 1 - 4. UPV, ISSN 978-84-8363-763-0
- 12** **Nombre del evento:** XVII Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas (CUIEET)
Ciudad de celebración: Valencia, España,
Fecha de presentación: 18/09/2009
Uso de mapas conceptuales para motivar al alumnado no informático hacia la informática. pp. 1 - 9. ETSI Diseño. Universidad de Valencia., ISSN 978-84-613-4616-5
- 13** **Nombre del evento:** XVII Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas (CUIEET)
Ciudad de celebración: Valencia, España,
Fecha de presentación: 15/09/2009
Participando en clase: exposiciones orales en informática. pp. 1 - 9. ETSI Diseño, ISSN 978-84-613-4617-2
- 14** **Nombre del evento:** I Jornadas de innovación
Ciudad de celebración: Valencia, España,
Fecha de presentación: 01/12/2009
Mapas Conceptuales y Motivación hacia la Informática de Alumnos no Informáticos. pp. 1 - 9. Universidad Politécnica Valencia, ISSN 978-84-8363-510-0
- 15** **Nombre del evento:** V Congreso Internacional de Docencia Universitaria e Innovación
Ciudad de celebración: Lleida, España,
Fecha de presentación: 02/07/2008



Impacto de los ECTS y metodologías activas en grupos numerosos: estudio de la carga temporal del alumno y del profesor. pp. 130 - 144. CIDUI, ISSN 978-84-8458-286-1

16 Nombre del evento: V Congreso Internacional de Docencia Universitaria e Innovación

Ciudad de celebración: Lleida, España,

Fecha de presentación: 02/07/2008

Implantación del Portafolio del estudiante como experiencia de evaluación por competencias en una asignatura de Informática. pp. 112 - 125. CIDUI, ISSN 978-84-8458-286-1

17 Nombre del evento: V Congreso Internacional de Docencia Universitaria e Innovación

Ciudad de celebración: Lleida, España,

Fecha de presentación: 02/07/2008

La motivación del alumnado no informático hacia la Informática: mapas conceptuales. pp. 100 - 111. CIDUI, ISSN 978-84-8458-286-1

18 Nombre del evento: V Congreso Internacional de Docencia Universitaria e Innovación

Ciudad de celebración: Lleida, España,

Fecha de presentación: 02/07/2008

La participación de los alumnos a través de exposiciones orales. pp. 1 - 9. CIDUI, ISSN 978-84-8458-286-1

19 Nombre del evento: XIII Jornadas de Enseñanza Universitaria de la Informática (JENUI)

Ciudad de celebración: Teruel, España,

Fecha de presentación: 18/06/2007

Aplicación del Portafolio como estrategia de evaluación formativa. pp. 249 - 255. Universidad de Zaragoza, ISSN 978-84-9732-620-9

20 Nombre del evento: XIII Jornadas de Enseñanza Universitaria de la Informática (JENUI)

Ciudad de celebración: Teruel, España,

Fecha de presentación: 18/06/2007

Estudio de la carga de trabajo en asignaturas con un gran número de alumnos. pp. 89 - 95. Universidad de Zaragoza, ISSN 978-84-9732-620-9

21 Nombre del evento: XIII Jornadas de Enseñanza Universitaria de la Informática (JENUI)

Ciudad de celebración: Teruel, España,

Fecha de presentación: 18/06/2007

Fomento de la motivación y uso de mapas conceptuales en el primer día de clase. pp. 563 - 564. Universidad de Zaragoza, ISSN 978-84-9732-620-9

22 Nombre del evento: Encuentro FIPPU sobre Experiencias en Innovación Educativa 2008

Ciudad de celebración: Valencia, España,

Fecha de presentación: 01/04/2008

El portafolio del estudiante y su impacto temporal. pp. 1 - 6. U.P.Valencia, ISSN 978-84-8363-277-2

23 Nombre del evento: Encuentro FIPPU sobre Experiencias en Innovación Educativa 2008

Ciudad de celebración: Valencia, España,

Fecha de presentación: 01/04/2008

Uso de mapas conceptuales para motivar al alumnado no informático hacia la Informática. pp. 7 - 11. U.P.Valencia, ISSN 978-84-8363-277-2



- 24 Nombre del evento:** XV Congreso Universitario de Innovación Educativa en las Enseñanzas Técnicas (CUIEET)
Ciudad de celebración: Valladolid, España,
Fecha de presentación: 20/07/2007
Primer día de clase: Aplicación de mapas conceptuales. pp. 1365 - 1374. Universidad de Valladolid, ISSN 978-84-690-7547-0
- 25 Nombre del evento:** Encuentro FIPPU sobre Experiencias en Innovación Educativa 2007
Ciudad de celebración: Valencia, España,
Fecha de presentación: 19/07/2007
La aplicación de mapas conceptuales el primer día de clase. pp. 24 - 24. U.P.Valencia, ISSN 978-84-690-7547-0
- 26 Nombre del evento:** SEFI 34th Annual Conference 2006: Engineering Education and Active Students
Ciudad de celebración: Uppsala, Suecia,
Fecha de presentación: 28/06/2006
A new approach for assessing laboratory activities in large computer engineering classes. pp. 24 - 31. SEFI, ISSN 91-631-8387-0
- 27 Nombre del evento:** 17th EAEEIE Annual Conference on Innovation in Education for Electrical and Information Engineering (EAEEIE 2006)
Ciudad de celebración: Craiova, (Rumania),
Fecha de presentación: 01/06/2006
Towards the European convergence in a freshman level Electronics course. pp. 80 - 86. Universitia Publishing House, ISSN 973-742-350-X
- 28 Nombre del evento:** Jornadas de Difusión de los Proyectos de Adaptación al Espacio Europeo de Educación Superior PAEEES (curso 2004-2005)
Ciudad de celebración: Valencia, España,
Fecha de presentación: 09/11/2005
Mejora de la evaluación en la asignatura Ampliación de Tecnología de Computadores. pp. 37 - 37. CESPIC,
- 29 Nombre del evento:** IV Jornadas sobre la Enseñanza Universitaria de la Informática (JENUI '98)
Ciudad de celebración: Sant Julià de Lòria, Andorra,
Fecha de presentación: 09/07/1998
Uso del VHDL en la Enseñanza de Arquitectura de Computadores. pp. 63 - 68. Enginyeria i Arquitectura La Salle, ISSN 84-922538-3-5

Otras actividades/méritos no incluidos en la relación anterior

- 1 Descripción de la actividad:** Revisor en el III Congreso Internacional de Docencia Universitaria (III CIDU), que se celebró Vigo, del 20 al 22 de Junio de 2013.
Ciudad de realización: Vigo, España
Entidad organizadora: Universidade de Vigo
Fecha de finalización: 22/06/2013
- 2 Descripción de la actividad:** Revisor en el II Congreso Internacional de Docencia Universitaria (II CIDU), que se celebró Vigo, del 30 de Junio al 2 de Julio.
Ciudad de realización: Vigo, España
Entidad organizadora: Universidade de Vigo
Fecha de finalización: 02/07/2011



3 Descripción de la actividad: Revisor en la II Conferencia Internacional en Fomento e Innovación con Nuevas Tecnologías en la Docencia de la Ingeniería (FINTDI 2011), que se celebró el 5 y 6 de Mayo en Teruel.

Ciudad de realización: Teruel, España

Entidad organizadora: Universidad de Zaragoza

Fecha de finalización: 06/05/2011

Experiencia científica y tecnológica

Grupos/equipos de investigación, desarrollo o innovación

Nombre del grupo: Instituto Universitario de Tecnologías de la Información y Comunicaciones

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

1 Nombre del proyecto: ACELERADORES BASADOS EN FPGAS PARA REDES NEURONALES PROFUNDAS SUFICIENTEMENTE CONFIABLES PARA SISTEMAS DE AUTOMOCION (PID2020-120271RB-I00)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): David De Andrés Martínez; Juan Carlos Ruiz García

Nº de investigadores/as: 7

Entidad/es financiadora/s:

AGENCIA ESTATAL DE INVESTIGACION

Fecha de inicio: 01/09/2021

Duración: 3 años - 11 meses - 30 días

Cuantía total: 74.052 €

2 Nombre del proyecto: Desarrollo e implementación de Circuitos Correctores de Errores de baja redundancia para Sistemas Empotrados Distribuidos Reconfigurables (DIECC-SEDR) (SP20180334)

Grado de contribución: Investigador/a

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Joaquín Gracia Morán

Nº de investigadores/as: 7

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2019

Duración: 2 años - 3 meses - 8 días

Cuantía total: 7.250 €

3 Nombre del proyecto: MECANISMOS DE ADAPTACION CONFIABLE PARA VEHICULOS AUTONOMOS Y CONECTADOS (TIN2016-81075-R)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente; Juan Carlos Ruiz García

Nº de investigadores/as: 8

Entidad/es financiadora/s:



AGENCIA ESTATAL DE INVESTIGACION

Fecha de inicio: 18/12/2018**Duración:** 2 años - 11 días**Cuantía total:** 96.558 €**4 Nombre del proyecto:** Adaptive and REsilient Networked Embedded Systems (TIN2012-38308-C02-01)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 10**Entidad/es financiadora/s:**

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/01/2013**Duración:** 2 años - 11 meses - 30 días**Cuantía total:** 31.730,4 €**5 Nombre del proyecto:** APLICACIONES DE LAS MEMORIAS CACHE CON BLOQUEO. (2055)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Antonio Martí Campoy**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/12/2011**Duración:** 2 años - 1 mes - 30 días**Cuantía total:** 6.000 €**6 Nombre del proyecto:** MOD A: CONFERENCIA EDCC2010 (TIN2010-10078-E)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 09/04/2010**Duración:** 1 año**Cuantía total:** 11.000 €**7 Nombre del proyecto:** SISTEMAS EMPOTRADOS SEGUROS Y CONFIABLES BASADOS EN COMPONENTES (TIN2009-13825)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 10**Entidad/es financiadora/s:**

MINISTERIO DE EDUCACION

Fecha de inicio: 01/01/2010**Duración:** 3 años**Cuantía total:** 205.821 €**8 Nombre del proyecto:** EVENTO EDCC (PAID-03-10-2135)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Pedro Joaquín Gil Vicente**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2010**Duración:** 1 año - 3 meses



Cuantía total: 0 €

- 9** **Nombre del proyecto:** EVENTO: EUROPEAN DEPENDABLE COMPUTING CONFERENCE (AORG/2010/235)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2010

Duración: 11 meses - 30 días

Cuantía total: 6.000 €

- 10** **Nombre del proyecto:** MOD A: REUNION COMITE CONFERENCIA EDCC (TIN2009-06931-E)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION

Fecha de inicio: 01/04/2009

Duración: 1 año - 1 mes - 30 días

Cuantía total: 8.000 €

- 11** **Nombre del proyecto:** EVENTO: CONFERENCIA EDCC (PAID-03-09-2648)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 5

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2009

Duración: 2 años - 3 meses

Cuantía total: 0 €

- 12** **Nombre del proyecto:** ESTUDIO DE LAS TECNICAS DE INYECCIÓN DE FALLOS EN MODELOS EN VHDL: EMULACIÓN DE FALLOS EN "FPGA" Y USO DE NUEVAS TÉCNICAS DE SIMULACIÓN DISTRIBUIDA (TEC2005-05119)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 8

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION

Fecha de inicio: 31/12/2005

Duración: 3 años

Cuantía total: 79.730 €

- 13** **Nombre del proyecto:** ESTUDIO Y DESARROLLO DE UN SISTEMA MICROCONTROLADOR DE TIEMPO REAL. APLICACION AL CONTROL Y MONITORIZACION EN RED DE UN LASER DE COMUNICACIONES (PPI-05-05-5758-02)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Rafael Ors Carot

Nº de investigadores/as: 9

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA



Fecha de inicio: 31/12/2005
Cuantía total: 11.971,76 €

Duración: 2 años

14 Nombre del proyecto: AYUDA DE CONSELLERIA AL GRUPO: SISTEMAS TOLERANTES A FALLOS (GRUPOS04/68)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 23

Entidad/es financiadora/s:
GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2004

Duración: 2 años

Cuantía total: 25.100 €

15 Nombre del proyecto: DESARROLLO DE UNA ARQUITECTURA DISTRIBUIDA PARA EL CONTROL DE UNA PLATAFORMA DINAMICA (PPI05-03-4315)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Juan José Serrano Martín

Nº de investigadores/as: 9

Entidad/es financiadora/s:
UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 18/07/2003

Duración: 2 años

Cuantía total: 9.000 €

16 Nombre del proyecto: MEJORA DE LAS TECNICAS DE INYECCION DE FALLOS EN MODELOS VHDL (TIC2002-02491)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 8

Entidad/es financiadora/s:
MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 01/12/2002

Duración: 3 años

Cuantía total: 55.040 €

17 Nombre del proyecto: ANALISIS DE ARQUITECTURAS DISTRIBUIDAS DE CONTROL FIABLES Y SU VALIDACION MEDIANTE INYECCION DE FALLOS POR SOFTWARE (CTIDIA/2002/27)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Carlos Campelo Rivadulla

Nº de investigadores/as: 8

Entidad/es financiadora/s:
GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2002

Duración: 2 años

Cuantía total: 23.088,95 €

18 Nombre del proyecto: INYECCION DE FALLOS PARA LA ARQUITECTURA TTA (TIC2000-1997-CE)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente

Nº de investigadores/as: 9

Entidad/es financiadora/s:
MINISTERIO DE CIENCIA Y TECNOLOGIA



Fecha de inicio: 28/09/2001
Cuantía total: 25.603,12 €

Duración: 1 año

- 19 Nombre del proyecto:** DEPENDABILITY BENCHMARKING (IST-2000-25425)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 10
Entidad/es financiadora/s:
COMISION DE LAS COMUNIDADES EUROPEA; MINISTERIO DE CIENCIA Y TECNOLOGIA
- Fecha de inicio:** 01/01/2001
Cuantía total: 238.527 €
- Duración:** 3 años

- 20 Nombre del proyecto:** DESARROLLO Y ANALISIS DE APLICACIONES DISTRIBUIDAS TOLERANTES A FALLOS BASADAS EN TIME TRIGGERED ARCHITECTURE PARA ENTORNOS DE AUTOMOCION (DPI2000-0618)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 10
Entidad/es financiadora/s:
MINISTERIO DE CIENCIA Y TECNOLOGIA
- Fecha de inicio:** 28/12/2000
Cuantía total: 94.238,7 €
- Duración:** 2 años

- 21 Nombre del proyecto:** FAULT INJECTION FOR TTA (IST-1999-10748)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 9
Entidad/es financiadora/s:
COMISION DE LAS COMUNIDADES EUROPEA
- Fecha de inicio:** 01/05/2000
Cuantía total: 148.934 €
- Duración:** 2 años - 2 meses

Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

Nombre del proyecto: DESARROLLO Y ANALISIS APLICACIONES DISTRIBUIDAS TOLERANTES A FALLOS BASADAS EN TIME TRIGGERED ARCHITECTUR
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pedro Joaquín Gil Vicente
Nº de investigadores/as: 6
Entidad/es financiadora/s:
LEAR AUTOMOTIVE (EEDS) SPAIN, S.L.

Fecha de inicio: 18/01/2001
Cuantía total: 3.005,06 €

Duración: 2 años

Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1** Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. A Proposal of an ECC-based Adaptive Fault-Tolerant Mechanism for 16-bit data words. IEEE Latin America Transactions. 22, pp. 418 - 427. 2024. ISSN 1548-0992. DOI: 10.1109/TLA.2024.10500715
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 2** Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Design, Implementation and Evaluation of a Low Redundant Error Correction Code. IEEE Latin America Transactions. 19, pp. 1903 - 1911. 2021. ISSN 1548-0992. DOI: 10.1109/TLA.2021.9475624
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 3** Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Proposal of an Adaptive Fault Tolerance Mechanism to Tolerate Intermittent Faults in RAM. Electronics. 9, pp. 1 - 30. 2020. ISSN 2079-9292. DOI: 10.3390/electronics9122074
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 4** Luis Jose Saiz Adalid; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Reducing the Overhead of BCH Codes: New Double Error Correction Codes. Electronics. 9, pp. 1 - 14. 2020. ISSN 2079-9292. DOI: 10.3390/electronics9111897
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 5** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Fault Modeling of Graphene Nanoribbon FET Logic Circuits. Electronics. 8, pp. 1 - 18. 2019. ISSN 2079-9292. DOI: 10.3390/electronics8080851
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 6** Luis Jose Saiz Adalid; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Ultrafast Codes for Multiple Adjacent Error Correction and Double Error Detection. IEEE Access. 7, pp. 151131 - 151143. 2019. ISSN 2169-3536. DOI: 10.1109/ACCESS.2019.2947315
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 7** Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Improving Error Correction Codes for Multiple-Cell Upsets in Space Applications. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 26, pp. 2132 - 2142. 2018. ISSN 1063-8210. DOI: 10.1109/TVLSI.2018.2837220
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 8** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Injecting Intermittent Faults for the Dependability Assessment of a Fault-Tolerant Microcomputer System. IEEE Transactions on Reliability. 65, pp. 648 - 661. 2016. ISSN 0018-9529. DOI: 10.1109/TR.2015.2484058
Tipo de producción: Artículo científico **Tipo de soporte:** Revista

- 9** Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Effects of Intermittent Faults on the Reliability of a Reduced Instruction Set Computing (RISC) Microprocessor. IEEE Transactions on Reliability. 63, pp. 144 - 153. 2014. ISSN 0018-9529. DOI: 10.1109/TR.2014.2299711
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 10** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Analyzing the impact of Intermittent Faults on Microprocessors applying Fault Injection. IEEE Design & Test of Computers. 29, pp. 66 - 73. 2012. ISSN 0740-7475. DOI: 10.1109/MDT.2011.2179514
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 11** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. Studying the effects of intermittent faults on a microcontroller. Microelectronics Reliability. 52, pp. 2837 - 2846. 2012. ISSN 0026-2714. DOI: 10.1016/j.microrel.2012.06.004
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 12** Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Sara Blanc Clavero; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Enhancement of fault injection techniques based on the modification of VHDL code. IEEE Transactions on Very Large Scale Integration (VLSI) Systems. 16, pp. 693 - 706. 2008. ISSN 1063-8210. DOI: 10.1109/TVLSI.2008.2000254
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 13** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Impact of faults in combinational logic of commercial microcontrollers. Lecture Notes in Computer Science. pp. 379 - 390. 2005. ISSN 0302-9743
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 14** Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. Study, comparison and application of different VHDL-based fault injection techniques for the experimental validation of a fault-tolerant system. Microelectronics Journal. 34, pp. 41 - 51. 2003. ISSN 0026-2692
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 15** Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. Using VHDL-Based Fault Injection for the Early Diagnosis of a TTP/C Controller. IEICE Transactions on Information and Systems. E86-D, pp. 2634 - 2641. 2003. ISSN 0916-8532
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 16** Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. A Prototype of a VHDL-Based Fault Injection Tool: Description and Application. Journal of Systems Architecture. 47, pp. 847 - 867. 2002. ISSN 1383-7621
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 17** Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. VHDL Simulation-Based Fault Injection Techniques. Fault injection techniques and tools for VLSI reliability evaluation. 41, pp. 159 - 176. Kluwer Academic Publishers, 2003. ISBN 1-4020-7589-8
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 18** Joaquín Gracia Morán. Validación por Inyección de Fallos en VHDL de la Arquitectura TTA. UPV, 2004. ISBN 84-688-9230-0
Tipo de producción: Libro o monografía científica **Tipo de soporte:** Libro

Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Evaluación de la robustez de una red neuronal desarrollada para generar un acelerador HW
Nombre del congreso: VII Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2023
Ciudad de celebración: Ciudad Real, España,
Fecha de celebración: 22/09/2023
Juan Carlos Ruiz García; David De Andrés Martínez; Joaquín Gracia Morán. "Actas de las Jornadas SARTECO 2023". pp. 689 - 698. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0
- 2** **Título del trabajo:** Protección de comunicaciones entre vehículos autónomos mediante el uso de códigos de corrección de errores
Nombre del congreso: VII Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2023
Ciudad de celebración: Ciudad Real, España,
Fecha de celebración: 22/09/2023
Joaquín Gracia Morán; Adrian Vicente Garcia; Luis Jose Saiz Adalid. "Actas de las Jornadas SARTECO 2023". pp. 683 - 688. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0
- 3** **Título del trabajo:** Uso de códigos de corrección de errores asimétricos en un sistema empotrado
Nombre del congreso: VII Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2023
Ciudad de celebración: Ciudad Real, España,
Fecha de celebración: 22/09/2023
Joaquín Gracia Morán; Juan Carlos Ruiz García; Luis Jose Saiz Adalid. "Actas de las Jornadas SARTECO 2023". pp. 699 - 706. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0
- 4** **Título del trabajo:** Comparison of the overheads provoked by the inclusion of different Error Correction Codes in Embedded Systems
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2023)
Fecha de celebración: 07/07/2023
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2023". pp. 52 - 61. Institute ITACA, ISSN 978-84-09-56378-4
- 5** **Título del trabajo:** Análisis del impacto de la inclusión de Códigos Correctores de Errores en un Sistema Empotrado basado en Arduino
Nombre del congreso: VI Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2022
Ciudad de celebración: Alicante, España,
Fecha de celebración: 23/09/2022
Joaquín Gracia Morán; Luis Jose Saiz Adalid. "Actas de las Jornadas SARTECO 2022". pp. 713 - 718. Universidad de Alicante, ISSN 978-84-1302-185-0

- 6 Título del trabajo:** Evaluación de un Microprocesador RISC con capacidad de tolerancia a fallos
Nombre del congreso: VI Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2022
Ciudad de celebración: Alicante, España,
Fecha de celebración: 23/09/2022
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente; Luis Jose Saiz Adalid. "Actas de las Jornadas SARTECO 2022". pp. 727 - 734. Universidad de Alicante, ISSN 978-84-1302-185-0
- 7 Título del trabajo:** Analysis of overheads caused by adding Error Correction Codes in Embedded Systems
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2022)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 15/07/2022
Joaquín Gracia Morán; Pablo Martin Tabares; Carmelo Martinez; Luis Jose Saiz Adalid. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2022 (WIICT 2022)". pp. 8 - 15. Institute ITACA, ISSN 978-84-09-46075-5
- 8 Título del trabajo:** Tolerating Double and Triple Random Errors with Low Redundancy Error Correction Codes
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2022)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 15/07/2022
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2022 (WIICT 2022)". pp. 16 - 30. Institute ITACA, ISSN 978-84-09-46075-5
- 9 Título del trabajo:** Estudio del impacto de la inclusión de Códigos Correctores de Errores en un Sistema Empotrado
Nombre del congreso: V Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2020/21
Ciudad de celebración: Málaga, España,
Fecha de celebración: 24/09/2021
Joaquín Gracia Morán; Pablo Martin Tabares; Luis Jose Saiz Adalid. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 20/21: Málaga, 21 a 24 de Septiembre de 2021". pp. 647 - 651. Universidad de Málaga, ISSN 978-84-09-32487-3
- 10 Título del trabajo:** Mejora de un Código de Corrección de Errores para tolerar fallos adyacentes bidimensionales
Nombre del congreso: IV Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2019
Ciudad de celebración: Cáceres, España,
Fecha de celebración: 20/09/2019
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Avances en Arquitectura y Tecnología de Computadores. Actas de las Jornadas SARTECO 2019". pp. 600 - 605. Universidad de Extremadura. Servicio de Publicaciones, ISSN 978-84-09-12127-4
- 11 Título del trabajo:** Comparison of an Improved Matrix-based Error Correction Code
Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2019)
Ciudad de celebración: Valencia, España,



Fecha de celebración: 05/07/2019

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of Workshop on Innovation on Information and Communication Technologies : ITACA-WIICT 2019: July 5th, Valencia". pp. 32 - 42. Carlos Fernandez-Llatas ITACA , ISSN 978-84-09-17526-0

12 Título del trabajo: Correction of Adjacent Errors with Low Redundant Matrix Error Correction Codes

Nombre del congreso: 8th Latin-American Symposium on Dependable Computing (LADC 2018)

Ciudad de celebración: Foz de Iguaçu, Brazil,

Fecha de celebración: 10/10/2018

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "2018 Eighth Latin-American Symposium on Dependable Computing". pp. 107 - 114. IEEE, ISSN 978-1-5386-8489-4

13 Título del trabajo: Un nuevo Código de Corrección de Errores matricial con baja redundancia

Nombre del congreso: XXIX Jornadas de Paralelismo. Jornadas SARTECO 2018

Ciudad de celebración: Teruel, Spain,

Fecha de celebración: 14/09/2018

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Avances en arquitectura y tecnología de computadores : actas de las Jornadas SARTECO 2018 : celebrado del 12 al 14 de Septiembre de 2018, en Teruel". pp. 561 - 566. Francisco José Martínez Rodríguez, ISSN 978-84-09-04334-7

14 Título del trabajo: A comparison of two different matrix Error Correction Codes

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2018)

Ciudad de celebración: Valencia, España,

Fecha de celebración: 13/07/2018

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "WIICT 2018. Proceedings of the Workshop on Innovation on Information and Communication Technologies". pp. 74 - 83. Institute of Information and Communication Technologies (ITACA), ISSN 978-84-09-07373-3

15 Título del trabajo: New configurations to improve reliability and redundancy in high performance memory systems

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2017)

Ciudad de celebración: Valencia, España,

Fecha de celebración: 16/06/2017

Joaquín Gracia Morán; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid. "Proceedings of the Workshop on Innovation on Information and Communication Technologies 2017". pp. 103 - 110. ISSN 978-84-697-7327-7

16 Título del trabajo: Ultrafast Error Correction Codes for Double Error Detection/Correction

Nombre del congreso: 12th European Dependable Computing Conference (EDCC 2016)

Ciudad de celebración: Gothenburg, Sweden,

Fecha de celebración: 09/09/2016

Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Juan Carlos Ruiz García; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the 12th European Dependable Computing Conference (EDCC 2016)". pp. 108 - 119. IEEE Computer Society, ISSN 978-1-5090-1582-5

17 Título del trabajo: A very fast Single Error Correction-Double Error Detection Code for short data words

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2016)

Ciudad de celebración: Valencia, España,

Fecha de celebración: 17/06/2016

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the Workshop on Information and Communication Technologies 2016". pp. 151 - 159. Institute ITACA. Information and Communication Technologies, ISSN 978-84-617-7199-8

18 Título del trabajo: Adaptive Mechanism to Tolerate Intermittent Faults

Nombre del congreso: 11th European Dependable Computing Conference (EDCC 2015)

Ciudad de celebración: Paris, France,

Fecha de celebración: 11/09/2015

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the 2015 European Dependable Computing Conference (EDCC)". pp. 1 - 2. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-1-4673-9289-1

19 Título del trabajo: Ultrafast Single Error Correction Codes for Protecting Processor Registers

Nombre del congreso: 11th European Dependable Computing Conference (EDCC 2015)

Ciudad de celebración: Paris, France,

Fecha de celebración: 11/09/2015

Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the 2015 European Dependable Computing Conference (EDCC)". pp. 144 - 154. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-1-4673-9289-1

20 Título del trabajo: Protection of Processor Registers by using Very Fast Single Error Correction Codes

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2015)

Ciudad de celebración: Valencia, Spain,

Fecha de celebración: 03/07/2015

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. pp. 175 - 184. ISSN 978-84-608-4139-5

21 Título del trabajo: Selectable Error Detection and Correction Levels Error Control Codes

Nombre del congreso: Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2014)

Ciudad de celebración: Valencia, Spain,

Fecha de celebración: 04/07/2014

Joaquín Gracia Morán; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo. "Proceedings of the Workshop on Innovation and Communication Technologies 2014". pp. 129 - 136. ITACA, ISSN 978-84-697-1166-8

22 Título del trabajo: Modified Hamming Codes to Enhance Short Burst Error Detection in Semiconductor Memories

Nombre del congreso: Tenth European Dependable Computing Conference (EDCC 2014)

Ciudad de celebración: Newcastle upon Tyne, UK,

Fecha de celebración: 16/05/2014

Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Juan Carlos Baraza Calvo; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Joaquín Gracia Morán. "2014 Tenth European Dependable Computing Conference". pp. 62 - 65. IEEE, ISSN 978-1-4799-3803-2

23 Título del trabajo: Flexible Unequal Error Control Codes with Selectable Error Detection and Correction Levels

Nombre del congreso: 32nd International Conference on Computer Safety, Reliability, and Security (SAFECOMP2013)

Ciudad de celebración: Toulouse, France,

Fecha de celebración: 27/09/2013

Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Juan Carlos Ruiz García; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Joaquín Gracia Morán. "Computer Safety, Reliability, and Security. Proceedings 32nd International Conference, SAFECOMP 2013. Lecture Notes in Computer Science, Vol. 8153". pp. 178 - 189. Springer, ISSN 978-3-642-40792-5

24 Título del trabajo: Improving the Transfer of Safety and Security Competences to Industry: The RISKY Approach

Nombre del congreso: 14th European Workshop on Dependable Computing (EWDC 2013)

Ciudad de celebración: Coimbra, Portugal,

Fecha de celebración: 16/05/2013

Joaquín Gracia Morán; Juan Carlos Ruiz García; Juan Carlos Baraza Calvo; David De Andrés Martínez; Pedro Joaquín Gil Vicente. "Dependable Computing. 14th European Workshop, EWDC 2013, Coimbra, Portugal, May 15-16, 2013. Proceedings". pp. 185 - 189. Springer. Lecture Notes in Computer Science, Vol. 7869, ISSN 978-3-642-38788-3

25 Título del trabajo: Using Interleaving to Avoid the Effects of Multiple Adjacent Faults in On-Chip Interconnection Lines

Nombre del congreso: 14th European Workshop on Dependable Computing (EWDC 2013)

Ciudad de celebración: Coimbra, Portugal,

Fecha de celebración: 16/05/2013

Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente; Joaquín Gracia Morán; Juan Carlos Baraza Calvo. "Dependable Computing. 14th European Workshop, EWDC 2013, Coimbra, Portugal, May 15-16, 2013. Proceedings". pp. 198 - 201. Springer. Lecture Notes in Computer Science, Vol. 7869, ISSN 978-3-642-38788-3

26 Título del trabajo: Defining a Representative and Low Cost Fault Model Set for Intermittent Faults in Microprocessor Buses

Nombre del congreso: Sixth Latin-American Symposium on Dependable Computing (LADC 2013)

Ciudad de celebración: Rio de Janeiro, Brasil,

Fecha de celebración: 05/04/2013

Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Sixth Latin-American Symposium on Dependable Computing (LADC 2013)". pp. 98 - 103. IEEE Computer Society - Conference Publishing Services (CPS), ISSN 978-0-7695-4962-0

27 Título del trabajo: Searching representative and low cost fault models for intermittent faults in microcontrollers: a case study

Nombre del congreso: 16th IEEE Pacific Rim International Symposium on Dependable Computing (PRDC'10)

Ciudad de celebración: Tokyo, Japón,

Fecha de celebración: 13/12/2010

Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Luis Jose Saiz Adalid; Pedro Joaquín Gil Vicente. "Proceedings 16th IEEE PRDC 2010". pp. 11 - 18. IEEE, ISSN 978-0-7695-4289-8

28 Título del trabajo: A Proposal to Tolerate Intermittent Faults in Microprocessor Buses

Nombre del congreso: International Conference on Dependable Systems and Networks : Supplemental Volume.

Ciudad de celebración: Chicago, EEUU,

Fecha de celebración: 28/06/2010

Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Supplemental Volume of the 2010 Annual IEEE/IFIP International Conference on Dependable Systems and Networks (DSN 2010)". pp. 1 - 9. EEUU,

- 29 Título del trabajo:** Experimental Validation of a Fault Tolerant Microcomputer System against Intermittent Faults
Nombre del congreso: 2010 IEEE/IFIP International Conference on Dependable Systems and Networks (DSN 2010)
Ciudad de celebración: Chicago, EEUU,
Fecha de celebración: 28/06/2010
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the 2010 IEEE/IFIP International Conference on Dependable Systems and Networks". pp. 1 - 9. IEEE, ISSN 978-1-4244-7499-8
- 30 Título del trabajo:** A Proposal of a Fault-Tolerant Mechanism for Microprocessor Buses
Nombre del congreso: Eighth European Dependable Computing Conference - Fast abstracts and students forum
Ciudad de celebración: Valencia, SPAIN,
Fecha de celebración: 30/04/2010
Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás. "Supplemental Volume of the 8th European Dependable Computing Conference". pp. 5 - 6. IEEE Computer Society, ISSN 978-84-692-9571-7
- 31 Título del trabajo:** Injecting Intermittent Faults for the Dependability Validation of Commercial Microcontrollers
Nombre del congreso: 13th IEEE International Workshop on High Level Design Validation and Test (HLDVT 2008)
Ciudad de celebración: InclineVillage, Estados Unidos,
Fecha de celebración: 19/11/2008
Daniel Antonio Gil Tomás; Luis Jose Saiz Adalid; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE HLDVT 2008". pp. 177 - 184. IEEE Computer Society, ISSN 978-1-4244-2922-6
- 32 Título del trabajo:** Applying Fault Injection to Study the Effects of Intermittent Faults
Nombre del congreso: 7th European Dependable Computing Conference (EDCC 2008)
Ciudad de celebración: Kaunas, Lituania,
Fecha de celebración: 07/05/2008
Luis Jose Saiz Adalid; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the EDDC 2008". pp. 67 - 69. IEEE Computer Society, ISSN 978-0-7695-3138-0
- 33 Título del trabajo:** Analysis of the influence of intermittent faults in a microcontroller
Nombre del congreso: 11th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2008)
Ciudad de celebración: Bratislava, Eslovaquia,
Fecha de celebración: 16/04/2008
Joaquín Gracia Morán; Luis Jose Saiz Adalid; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceeding of the 11th DDECS'08". pp. 1 - 9. IEEE, ISSN 978-1-4244-2276-0
- 34 Título del trabajo:** Estrategia de aprendizaje basada en preguntas de examen preparadas por los alumnos
Nombre del congreso: 4º Congreso Internacional de Docencia Universitaria e Innovación (CIDUI)
Ciudad de celebración: Barcelona, España,
Fecha de celebración: 05/07/2006
Joaquín Gracia Morán. "Libro de resúmenes". pp. 304 - 311. Congreso, ISSN 84-8458-240-X



- 35 Título del trabajo:** Nuevos retos para el profesorado universitario: experiencias de la tutoría como estrategia metodológica
Nombre del congreso: 4º Congreso Internacional de Docencia Universitaria e Innovación (CIDUI)
Ciudad de celebración: Barcelona, España,
Fecha de celebración: 05/07/2006
Joaquín Gracia Morán; Eva María García Martínez; Xavier Mas Barberà; Rodrigo Perez Galindo; Eloína Félix García. "Libro de resúmenes". pp. 312 - 326. Congreso, ISSN 84-8458-240-X
- 36 Título del trabajo:** Improvement of fault injection techniques based on VHDL code modification
Nombre del congreso: 10th IEEE International Workshop on High Level Design Validation and Test (HLDVT 2005)
Ciudad de celebración: San Francisco, Estados Unidos,
Fecha de celebración: 30/11/2005
Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE International High Level Design Validation and Test Workshop 2005". pp. 19 - 26. IEEE Computer Society, ISSN 0-7803-9571-9
- 37 Título del trabajo:** La evaluación de las prácticas de laboratorio de Electrónica en las Ingenierías de Informática de la Universidad Politécnica de Valencia
Nombre del congreso: IV Jornadas de Didáctica de la Física, III Encuentro de Investigación
Ciudad de celebración: Valencia, España,
Fecha de celebración: 27/06/2005
José Vicente Benlloch Dualde; Sara Blanc Clavero; Joaquín Gracia Morán; Fernando López García; Vicente Jesús Lorente Garcés; Pascual Pérez Blasco. "Libro de Resúmenes". pp. 337 - 342. Universidad Politécnica de Valencia, ISSN 84-9705-833-X
- 38 Título del trabajo:** Analysis of the influence of processor hidden registers on the accuracy of fault injection techniques
Nombre del congreso: 9th IEEE International Workshop on High Level Design Validation and Test (HLDVT 2004)
Ciudad de celebración: Sonoma Valley, Estados Unidos,
Fecha de celebración: 10/11/2004
Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the IEEE Int. Workshop HLDVT'04". pp. 173 - 178. IEEE, ISSN 0-7803-8714-7
- 39 Título del trabajo:** Experiences during the Experimental Validation of the Time-Triggered Architecture
Nombre del congreso: Design, Automation and Test in Europe (DATE 2004)
Ciudad de celebración: Paris, Francia,
Fecha de celebración: 16/02/2004
Sara Blanc Clavero; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Conference Proceedings". pp. 256 - 261. IEEE Computer Society, ISSN 0-7695-2085-5-3
- 40 Título del trabajo:** Early Diagnosis of hard real-time fault-tolerant embedded systems
Nombre del congreso: 6th IEEE International Workshop on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2003)
Ciudad de celebración: Polonia,
Fecha de celebración: 14/04/2003
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the 6th International Workshop on Design and Diagnostics of Electronic Circuits and Systems". pp. 157 - 164. IEEE Computer Society, ISSN 83-7143-557-6

- 41 Título del trabajo:** Using VHDL-Based Fault Injection to exercise Error Detection Mechanisms in the Time-Triggered Architecture
Nombre del congreso: 9th Pacific Rim International Symposium on Dependable Computing (PRDC 2002)
Ciudad de celebración: Tsukuba, Japón,
Fecha de celebración: 16/12/2002
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the 2002 Pacific Rim International Symposium on Dependable Computing". pp. 316 - 320. IEEE Computer Society, ISSN 0-7695-1852-4
- 42 Título del trabajo:** Studying Hardware Fault Representativeness with VHDL Models
Nombre del congreso: XVII Conference on Design of Circuits and Integrated Circuits (DCIS)
Ciudad de celebración: Santander, España,
Fecha de celebración: 19/11/2002
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Lenin Guillermo Lemus Zúñiga; Pedro Joaquín Gil Vicente. "Actas de la XVII Conference on Design of Circuits and Integrated Circuits". pp. 33 - 38. Universidad de Cantabria, ISSN 84-8102-311-6
- 43 Título del trabajo:** A Fault Hypothesis Study On The Ttp/C Using Vhdl-Based And Pin-Level Fault Injection Techniques
Nombre del congreso: 17th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DTF 2002)
Ciudad de celebración: Vancouver,
Fecha de celebración: 06/11/2002
Sara Blanc Clavero; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Proceedings of the 17th IEEE international symposium on Defect and Fault Tolerance in VLSI Systems.". pp. 254 - 262. IEEE Computer Society, ISSN 0 7695 1831 1
- 44 Título del trabajo:** VFIT: Una herramienta automática para la inyección de fallos en VHDL
Nombre del congreso: IX Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2002)
Ciudad de celebración: Alcalá de Henares, España,
Fecha de celebración: 18/09/2002
Joaquín Gracia Morán; Sara Blanc Clavero; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Actas SAAEI'02 (Volumen 2)". pp. 289 - 292. Servicio de Publicaciones de la Universidad de Alcalá, ISSN 84-813-8514-X
- 45 Título del trabajo:** Comparison and Application of different VHDL-Based Fault Injection Techniques
Nombre del congreso: 16th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DTF 2001)
Ciudad de celebración: San Francisco, Estados Unidos,
Fecha de celebración: 24/10/2001
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the 2001 IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems". pp. 100 - 109. IEEE Computer Society, ISSN 0-7659-1203-8
- 46 Título del trabajo:** A Study of the Experimental Validation of Fault-Tolerant Systems using different VHDL-Based Fault Injection Techniques
Nombre del congreso: 7th IEEE International On-Line Testing Workshop (IOLTW 2001)
Ciudad de celebración: Taormina, Italia,
Fecha de celebración: 09/07/2001
Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings of the 7th IEEE International Workshop On-Line Testing Workshop (IOLTW 2001)". pp. 140 - 140. IEEE Computer Society, ISSN 0-7695-1290-9

- 47 Título del trabajo:** A Tentative Approach for Evaluating VHDL Based Fault Injection using Heavy Ion Injection
Nombre del congreso: International Conference on Dependable Systems and Networks - DSN 2001
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 01/07/2001
Joaquín Gracia Morán. "Proceedings of the DSN 2001". pp. 106 - 107. IEEE Computer Society, ISSN 0-7695-1101-5
- 48 Título del trabajo:** DBench (Dependability Benchmarking)
Nombre del congreso: International Conference on Dependable Systems and Networks - DSN 2001
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 01/07/2001
Sara Blanc Clavero; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente; José Vicente Busquets Mataix; JUAN JOSE SERRANO. "Proceedings of the DSN 2001". pp. 12 - 15. IEEE Computer Society, ISSN 0-7695-1101-5
- 49 Título del trabajo:** Fault Injection for the Time Triggered Architecture (FIT)
Nombre del congreso: International Conference on Dependable Systems and Networks - DSN 2001
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 01/07/2001
Joaquín Gracia Morán; Sara Blanc Clavero; Pedro Joaquín Gil Vicente; José Carlos Campelo Rivadulla. "Proceedings of the DSN 2001". pp. 25 - 27. IEEE Computer Society, ISSN 0-7695-1101-5
- 50 Título del trabajo:** A Prototype of a VHDL-Based Fault Injection Tool
Nombre del congreso: 15th IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems (DTF 2000)
Ciudad de celebración: Yamanashi, Japan,
Fecha de celebración: 25/10/2000
Juan Carlos Baraza Calvo; Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Pedro Joaquín Gil Vicente. "Proceedings 2000 IEEE International Symposium on Defect and Fault Tolerance in VLSI Systems". pp. 396 - 404. IEEE Computer Society, ISSN 0-7695-0719-0
- 51 Título del trabajo:** A Study of the Effects of Transient Fault Injection into the VHDL Model of a Fault-Tolerant Microcomputer System
Nombre del congreso: 6th IEEE International On-Line Testing Workshop (IOLTW 2000)
Ciudad de celebración: Palma de Mallorca, España,
Fecha de celebración: 03/07/2000
Daniel Antonio Gil Tomás; Joaquín Gracia Morán; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Proceedings of the 6th IEEE International On-Line Testing Workshop". pp. 73 - 79. IEEE Computer Society, ISSN 0-7695-0646-1
- 52 Título del trabajo:** Application of Different VHDL-Based Fault Injection Techniques to the Validation of a Fault-Tolerant Microcomputer System
Nombre del congreso: First International Conference on Dependable Systems and Networks
Ciudad de celebración: New York, Estados Unidos,
Fecha de celebración: 25/06/2000
Joaquín Gracia Morán; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. "Workshops and abstracts of the First International Conference on Dependable Systems and Networks". pp. 54 - 55. IEEE Computer Society,

- 53 Título del trabajo:** Design of Industrial Applications with Controller Area Network
Nombre del congreso: I Simposium Internacional de Sistemas Distribuidos Avanzados (SISDA 2000)
Ciudad de celebración: Guadalajara, Jalisco, México,
Fecha de celebración: 08/03/2000
Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Actas del I Simposium Internacional de Sistemas Distribuidos Avanzados". pp. 1 - 10. SISDA, ISSN 970-692-045-5
- 54 Título del trabajo:** Modeling and Rapid Prototyping of a Distributed Application Using FPGAs
Nombre del congreso: 11th European Simulation Symposium and Exhibition (ESS 99)
Ciudad de celebración: Erlangen, Alemania,
Fecha de celebración: 26/10/1999
Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; David De Andrés Martínez; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "Simulation in industry". pp. 361 - 365. Society for Computer Simulation International, ISSN 1-56555-177-X
- 55 Título del trabajo:** Generador de Modelos VHDL Ejecutables en los browser de WEB escritos en Java
Nombre del congreso: VI Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1999)
Ciudad de celebración: Madrid, España,
Fecha de celebración: 22/09/1999
José Albaladejo Meroño; Lenin Guillermo Lemus Zúñiga; David De Andrés Martínez; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "Actas del Seminario Anual de Automática, Electrónica Industrial e Instrumentación SAAEI'99". pp. 59 - 62. Univ.Pontificia Comillas, ISSN 84-699-0923-1
- 56 Título del trabajo:** Modelo VHDL de un Controlador CAN y su implementación en FPGAs
Nombre del congreso: VI Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1999)
Ciudad de celebración: Madrid, España,
Fecha de celebración: 22/09/1999
Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; David De Andrés Martínez; José Albaladejo Meroño; Pedro Joaquín Gil Vicente. "Actas del Seminario Anual de Automática, Electrónica Industrial e Instrumentación SAAEI'99". pp. 47 - 50. Univ.Pontificia Comillas, ISSN 84-699-0923-1
- 57 Título del trabajo:** Designing, modeling and implementing a Controller Area Network (CAN) on a FPGA using VHDL
Nombre del congreso: Forum on Design Languages (FDL 99)
Ciudad de celebración: Lyon, Francia,
Fecha de celebración: 20/08/1999
Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "1999 Forum on Design Languages". pp. 197 - 206. Actas del Forum on Design Languages, ISSN 2-84010-033-9
- 58 Título del trabajo:** Framework for WEB based Simulations of Distributed Industrial Applications
Nombre del congreso: 13th European Simulation Multiconference (ESM 99)
Ciudad de celebración: Varsovia, Polonia,
Fecha de celebración: 01/06/1999
Lenin Guillermo Lemus Zúñiga; David De Andrés Martínez; Joaquín Gracia Morán; Juan José Serrano Martín; Pedro Joaquín Gil Vicente. "13th European Simulation Multiconference". pp. 469 - 471. Society for Computer Simulation International, ISSN 1-56555-171-0
- 59 Título del trabajo:** Use of Web based simulators to teach CAN
Nombre del congreso: 13th European Simulation Multiconference (ESM 99)
Ciudad de celebración: Varsovia, Polonia,



Fecha de celebración: 01/06/1999

Lenin Guillermo Lemus Zúñiga; Joaquín Gracia Morán; Pedro Joaquín Gil Vicente. "13th European Simulation Multiconference". pp. 315 - 319. Society for Computer Simulation International, ISSN 1-56555-171-0

60 Título del trabajo: Diseño de operadores morfológicos en VHDL

Nombre del congreso: IV Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 1997)

Ciudad de celebración: Valencia, España,

Fecha de celebración: 30/10/1997

José Albaladejo Meroño; Joaquín Gracia Morán; Lenin Guillermo Lemus Zúñiga; Daniel Antonio Gil Tomás; Juan Carlos Baraza Calvo; Pedro Joaquín Gil Vicente. pp. 745 - 750. Actas SAAEI 97, ISSN 84-8498-451-6

Gestión de I+D+i y participación en comités científicos

Comités científicos, técnicos y/o asesores

- 1 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2023). Tipo participación: Miembro del comité científico
Fecha de inicio: 2023
- 2 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2022). Tipo participación: Miembro del comité científico
Fecha de inicio: 2022
- 3 Título del comité:** 50th IEEE/IFIP International Conference on Dependable Systems and Networks (DSN 2020). Tipo participación: Miembro del comité de organización
Fecha de inicio: 2020
- 4 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2019). Tipo participación: Miembro del comité científico
Fecha de inicio: 2019
- 5 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2018). Tipo participación: Miembro del comité científico
Fecha de inicio: 2018
- 6 Título del comité:** Tenth International Conference on Dependability (DEPEND 2017) . Tipo participación: Miembro del comité científico
Fecha de inicio: 2017
- 7 Título del comité:** V Congreso Internacional de Docencia Universitaria (CINDU 2017). Tipo participación: Miembro del comité científico
Fecha de inicio: 2017
- 8 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2017). Tipo participación: Miembro del comité científico
Fecha de inicio: 2017



- 9 Título del comité:** 12th European Dependable Computing Conference (EDCC 2016) . Tipo participación: Miembro del comité científico
Fecha de inicio: 2016
- 10 Título del comité:** Ninth International Conference on Dependability (DEPEND 2016). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2016
- 11 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2016). Tipo participación: Miembro del comité científico
Fecha de inicio: 2016
- 12 Título del comité:** IV Congreso Internacional de Docencia Universitaria (CINDU 2015). Tipo participación: Miembro del comité científico
Fecha de inicio: 2015
- 13 Título del comité:** Eighth International Conference on Dependability (DEPEND 2015). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2015
- 14 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2015). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2015
- 15 Título del comité:** Workshop on Innovation on Information and Communication Technologies (ITACA-WIICT 2014). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2014
- 16 Título del comité:** III Congreso Internacional de Docencia Universitaria (CIDU 2013). Tipo participación: Miembro del comité científico
Fecha de inicio: 2013
- 17 Título del comité:** Sixth Latin-American Symposium on Dependable Computing (LADC 2013). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2013
- 18 Título del comité:** Eighth European Dependable Computing Conference (EDCC2010). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2010



Otros méritos

Estancias en centros de I+D+i públicos o privados

Entidad de realización: TECHNIKUM KÄRNTERN

Ciudad entidad realización: VILLACH, Austria

Fecha de inicio: 01/01/2000

Duración: 1 mes

Premios, menciones y distinciones

- 1 Descripción:** Tercer premio a mejor artículo de revista
Entidad concesionaria: Instituto ITACA - Universitat Politècnica de València
Fecha de concesión: 15/07/2020
- 2 Descripción:** Primer premio al mejor percentil
Entidad concesionaria: Instituto ITACA - Universitat Politècnica de València
Fecha de concesión: 17/06/2016
- 3 Descripción:** Tercer premio al mejor percentil
Entidad concesionaria: Instituto ITACA, Universitat Politècnica de València
Fecha de concesión: 04/07/2014

Períodos de actividad investigadora

Nº de tramos reconocidos: 3

Entidad acreditante: Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI)

Acreditaciones/reconocimientos obtenidos

Descripción: Quinquenios

Nº de tramos reconocidos: 4

Resumen de otros méritos

- 1 Descripción del mérito:** Tramo de investigación reconocido por la CNEAI para el periodo 2007-2012
- 2 Descripción del mérito:** Dirección del Diploma de Estudios Avanzados (DEA) presentado por Luis J. Saiz Adalid dentro del programa de doctorado ASIRSE



3 Descripción del mérito: Dirección del trabajo de investigación "Análisis de nuevos modelos de fallos intermitentes para nuevas tecnologías", presentado por Luis J Saiz Adalid dentro del prog. doctorado ASIRSE

4 Descripción del mérito: Tramo de investigación reconocido por la CNEAI para el periodo 2001-2006